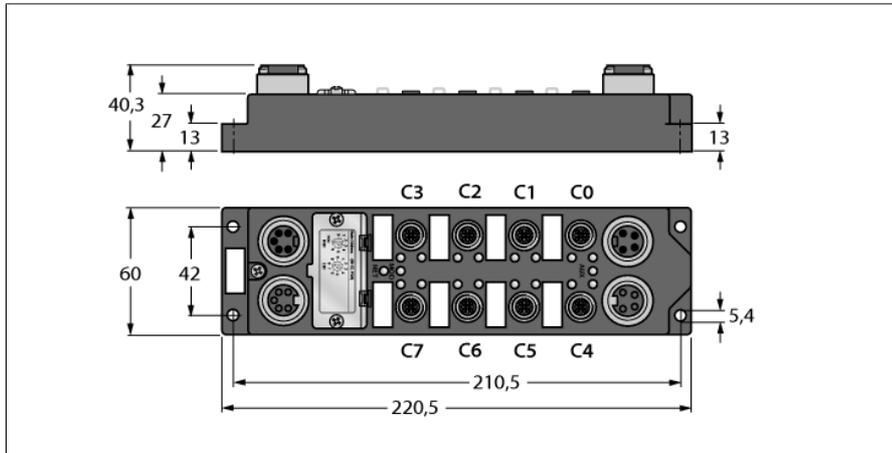


I/O Modul für DeviceNet™

16 konfigurierbare digitale Kanäle

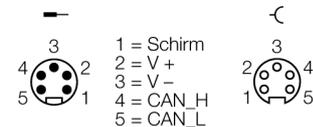
pnp Eingänge / Ausgänge 0.5 A

FDNP-XSG16-TT

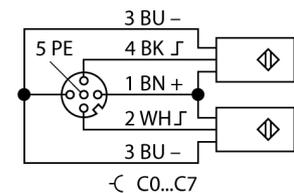


- 16 konfigurierbare digitale Kanäle
- Kurzschlussüberwachung
- Modulbezogene Diagnose
- Pro Steckverbinder zwei Kanäle
- Separate Aktuatorversorgung
- Glasfaserverstärktes Gehäuse
- Schock- und Schwingungsgeprüft
- Vergossene Modulelektronik
- Metallsteckverbinder
- Schutzart IP67

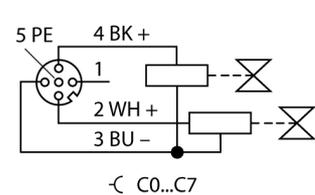
Feldbus



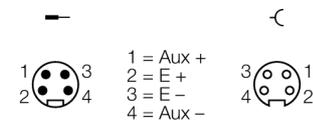
Eingang M12 x 1



Ausgang M12 x 1



Spannungsversorgung 7/8"



Typenbezeichnung	FDNP-XSG16-TT
Ident-Nr.	6603323
Anzahl der Kanäle	16
Betriebs-/Lastspannung	11...26 VDC
Betriebsstrom	< 75 mA
Anschluss-technik Spannungsversorgung	2 x 7/8"
Eingänge	
Kanalanzahl	(16) 3-Draht pnp Sensoren
Eingangsspannung	13...26 VDC
Speisestrom	< 700 mA pro Modul, kurzschlussfest
Schaltsschwelle	EN 61131-3
	low max.: 1.5 mA / high min.: 2 mA
Eingangsverzögerung	2.5 ms
Schaltfrequenz	≤ 100 Hz
Max. Eingangsstrom	7 mA
Potenzialtrennung	galvanische Trennung zum Bus
Ausgänge	
Kanalanzahl	(16) DC Aktuatoren
Ausgangsspannung	24 VDC
Ausgangsstrom pro Kanal	0,5 A, kurzschlussfest
Lastart	ohmsch, induktiv, Lampenlast
Schaltfrequenz	≤ 100 Hz
Gleichzeitigkeitsfaktor	1
Potenzialtrennung	galvanische Trennung zum Bus
Sensorversorgung	busseitig
Aktuatorversorgung	separat (Aux)
Übertragungsrate Feldbus	125/250/500 Kbit/s
Adressierung Feldbus	0...63 (dezimal) über Drehcodierschalter
Potenzialtrennung	zu Betriebs- und Lastspannung
Abmessungen (B x L x H)	60 x 220.5 x 27mm
Gehäusematerial	glasfaserverstärktes Polyamid (PA6-GF30)
Montage	4 Befestigungslöcher Ø 5,4 mm
Betriebstemperatur	-40...+70 °C
Schutzart	IP67
MTTF	189 Jahre nach SN 29500 (Ed. 99) 20 °C
Zulassungen	CE, UL, CSA, FM

I/O Modul für DeviceNet™

16 konfigurierbare digitale Kanäle

pnp Eingänge / Ausgänge 0.5 A

FDNP-XSG16-TT

Daten im Prozessabbild

C1P4: Steckverbinder 1, Pin 4

IGS: Drahtbruch-/Kurzschluss-Sammelmeldung

OGS: Kurzschluss-Sammelmeldung

		Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0
Input	Byte 0	C3P2	C3P4	C2P2	C2P4	C1P2	C1P4	C0P2	C0P4
	Byte 1	C7P2	C7P4	C6P2	C6P4	C5P2	C5P4	C4P2	C4P4
	Byte 2	IGS	OGS	-	-	-	-	-	-
Output	Byte 0	C3P2	C3P4	C2P2	C2P4	C1P2	C1P4	C0P2	C0P4
	Byte 1	C7P2	C7P4	C6P2	C6P4	C5P2	C5P4	C4P2	C4P4